# ◎ 公 開 特 許 公 報 (A) 平2−96707

Solnt. Cl. 5

識別配号

庁内整理番号

**③公開** 平成 2年(1990) 4月 9日

G 02 B 7/28

7448-2H G 02 B 7/11 7448-2H G 03 B 3/00 N A×

審査請求 未請求 請求項の数 1 (全11頁)

**②発明の名称** 焦点検出装置

②特 願 昭63-250466

**20出 顯 昭63(1988)10月4日** 

@発 明 者 山 崎 正 文 東京都渋谷区幡ケ谷 2 丁目43番 2 号 オリンパス光学工業

株式会社内

⑩発 明 者 豊 福 敏 之 東京都渋谷区幡ケ谷 2 丁目43番 2 号 オリンパス光学工業

株式会社内

⑫発 明 者 伊 藤 順 一 東京都渋谷区幡ケ谷2丁目43番2号 オリンパス光学工業

株式会社内

の出 願 人 オリンパス光学工業株 東京都渋谷区幡ケ谷2丁目43番2号

式会社

⑩代 理 人 弁理士 坪 井 淳 外2名

最終頁に続く

明、細:音

1. 発明の名称

焦点胶出装置

2. 特許請求の範囲

3. 発明の詳細な説明:

【産業上の利用分野】

この発明は、どのような被写体に対してもある

程度の特度で焦点を検出できる焦点検出装置に関する。

[従来の技術]

このような従来例では、フォーカスエリアを選択するための動作が必要であるため、操作が面倒であったり、動体などの迅速な撮影に向かない。

また、機械式の方法では、機構が複雑化したり、機構がために精度が低下するなどの欠点がある。

この発明の目的は、これらの欠点を解決するために、多数のモデルパターンによって被写体の主要部を学習させることにより、あらゆる被写体パターンに対して意図した領域に自動的に合焦させることができる焦点検出袋置を提供することである。

## [課題を解決するための手段及び作用]

この発明による舊出納御袋置には、被写体パターンを入力した時に被写体主要部の位置を示す信号を出力するように学習された結合の強さで順次結合される入力層、中間層、出力層からなるネットワークが設けられる。 複数の光電変換案子の出力がネットワークに入力され、ネットワークの出力により複数の光電変換器子の出力の中から被写体主要部の信号が選択され、それに基づいて焦点が検出される。

#### [実施例]

以下、図面を参照して、この発明による焦点検

時、出力層に現われる実際の出力値をOpj <sup>0</sup> とし、 その時の望ましい出力値(以下、教師信号という) をしpjとすると、両者の登 Epjは次のように表わ される。

学習させるには、この都登E pjを減少させるように、全てのユニットの結合の強さを変えればよ

パターンPを与えたときの(K-1)層の1番目のユニットからK層の1番目のユニットに対する結合の強さWjiの変化量を次のように定義する。ここで、Kは出力層をOとして、人力層になるにつれて増える。

- ( 2 E p / 2 n e t pj <sup>K</sup> )

また、(をシグモイド (Sigmoid ) 関数として、

出装置の実施例を説明する。第1 図にそのプロック図を示す。第1 図からわかるように、この実施例は、ニューロコンピュータを使用して、話出制御、焦点検出を行なっている。そこで、先ず、第2 図~第1 2 図を参照して、ニューロコンピュータについて説明する。

次に、この B P モデルの学習アルゴリズムの原理を説明する。あるパターン P を入力層に与えた

Opk<sup>K</sup> - f (netpk<sup>K</sup>) と扱わすと、(3) 式 は次のように変形される。シグモイド関数を第3 図に示す。

∂ E pj∕∂ W jl <sup>K</sup>

$$--\delta pi^{K} \cdot Opi^{K+1} \cdots (4)$$

ここで、 $\delta$  pj  $^{K}$  は  $\hat{n}$  K  $\hat{n}$  における  $\hat{n}$  整  $\hat{n}$  後 向 き 伝播 量 で あり、 $\delta$  pj  $^{K}$  = -  $\delta$  E pj /  $\delta$  n e t pj  $^{K}$  で ある。 従って、 (2) 式 は 次 の よう に 変 形 さ れる。 ここで、 n は 定 数 で ある。

ΔpWji<sup>K</sup>:

$$- \eta \cdot \delta p_j^{K} \cdot O p_j^{K+1} \qquad \cdots (5)$$

出力ユニットの場合は、Epj-1/2 (tpj-0 pj<sup>0</sup>) <sup>2</sup>. Opj<sup>0</sup> - f (netpj<sup>0</sup>) なので、 出力層の後向き伝播量 δpj<sup>0</sup> は、次のようになる

- (tpj-Opj<sup>0</sup>)・f'(ΣWjk<sup>0</sup>・Opk<sup>1</sup>) …(6) 中間ユニットの場合は、各層内でのユニットの 結合はないので、誤差の後向き伝播量は次のよう になる。

Δp Wji<sup>K</sup> を一般的に定式化すると、次のよう になる。

 $\Delta p W J I^{K} (n+1)$ 

$$-\eta \delta pj^{K} \cdot Opi^{K+1} + \alpha \Delta p Wil^{K} (n) \cdots (8)$$

ただし、Δρ W j l <sup>K</sup> (0) - 0 であり、n は学習の回数を表わす。 (8) 式の右辺の第 2 項は誤差の援動を減らし収束を速めるために加えている。 (8) 式から、結合の強さは次のように更新される。

出力する。次に、結果の思差(実際の出力と教師信号との差)を減らすように結合の強さを変える。 そして、再び、学習用データを入力する。この動作を、Δ W が収束するまで綴り返す。

505 図にBPモデルの基本回路構成を示す。

第5図のBPモデルによる学習のプロセスを説明する。ここでは、ノイマン型のコンピュータによりBPモデルをシミュレーションした場合の動

出力ユニットの場合:

δρj<sup>0</sup> - Opj<sup>0</sup> (1 - Opj<sup>0</sup>)(tpj - Opj<sup>0</sup>) ····(11) 中間ユニットの場合: δρj<sup>K</sup>

-  $Opj^{K}$  (1 -  $Opj^{K}$ ) •  $\Sigma$  ( $\delta pk^{K-1}$  •  $Wkj^{K-1}$  (n + 1)} ... (12)

以上からわかるように、 A Wの計算は出力層の ユニットから始めて、中間層のユニットへ移る。 このように学習は入力データの処理とは逆方向に 進む。

従って、BPモデルによる学習は次のように行われる。先ず、学習用のデータを入力し、結果を

作を、第6図~第9図のフローチャートを参照して説明する。第6図はOpi演算のフローチャート、第7図はδpi演算のフローチャート、第8図はWpi演算のフローチャート、第9図は学習のレベル料定のフローチャートである。

ステップ 1 (S 1) で R A M 1 内の結合の強さ W j l をランダムな値に初期化する。ステップ 2 で 入力値 O p j <sup>N+1</sup> を R A M 4 に設定し、ステップ 3 ~ステップ 9 で演算回路 5 により入力層から出力 層に向かって順にユニット出力値 O p j <sup>K</sup> を演算し ていく。

次に、第8図のステップ21~ステップ24 で演算回路7により(8)式に従って結合の 強さの変化量δρWjl<sup>0</sup>(1)を求める。なお、 ΔρWjl<sup>0</sup>の初期値ΔρWjl<sup>K</sup>(0)はすべて 0 である。ステップ25で演算回路8により(9) 式に従って結合の強さWjl<sup>0</sup> (1) を求める。以上により、出力層のOpj<sup>0</sup>、 δpj<sup>0</sup>、 Δp Wji<sup>0</sup> (1)、Wjl<sup>0</sup> (1) が求まる。この後、これらは初期データを更新する形でRAM1~RAM4に格納される。

次に、中間層の学習を行なう。第7図のフローチャートに戻り、演算回路6により以上で求めたるpj<sup>0</sup>・Wji<sup>0</sup>(1)、およびRAM4に格納されている Opj<sup>0</sup>を用いて、誤差の後向き伝播量るpj<sup>k</sup>を求める。次に、第8図のフローチャートにおいて、演算回路7により結合の強さの変化にないないでより結合の強さいで、減算回路8により結合の強さWji<sup>k</sup>(1)を(9)式に従って求める。出力層と同様に、以上で求めたデータはRAM1~RAM4に更新する形で格納されていく。以上のフローを入力層(K-N+1)に向かって順次繰り返し行ない第1回目の学習がデ

以上の学習を複数(n)回実行することにより、 各ユニット間の結合の強さWjlが決定され、ある

第6図~第9図の処理を複数のコンピュータで並 列に処理させることが好ましい。

第10図はこのための並列処理システムの構成 を示す。複数のマイクロブロセッサPl~Pnが ホストプロセッサ11に接続される。第2図に示 すニューラルネットを n 個の部分ネットワークに 分割し、それぞれをマイクロプロセッサPL~ Pnに割り当てる。ホストプロセッサ11は、 マイクロプロセッサ P 1 ~ P n 相互のタイミング の制御を行なったり、マイクロプロセッサPL~ P a に分散されているデータを統合してパターン 辺辺などの処理を行なう。各々のマイクロブロセ プサPI~Pn は上述した演算手順に従い、第5 凶に示す出力値Opjの連続する仮数列の減算を実 行する。そのため、マイクロプロセッサPl~ Pn は担当する出力値を演算するのに必要なるpj. ΔWjl, Wjlをそれぞれ格納するためのRAMと 演算回路を解えている。 担当する全てのユニット の出力値の演算が終了すると、各プロセッサPl ~ P a 間で同期をとりながら、データの更新のた

入力パターンPを示す入力値Opjを与えたときに 所望の出力値Ppjを得るためのネットワークが自 動的に形成されることになる。

第9図は、実際の出力低Opjと教師信号 t pjとの平均二乗誤差 Ep を求めるフローチャートである。この値が小さくなる役、実際の出力値は望ましい出力値に近くなる。いま Ep があるしきい値をより小さければ学習を終了し、をより大きければ学習を繰り返す。

めの通信が行なわれる。ホストプロセッサ11においては、学習の達成レベルの判定や、マイクロプロセッサPI~Pn相互のタイミングの制御を行なう。

学習した結果に基づいて、パクーン認識等の処理を行なう場合は、第2図に示す入力層から出力層に向かって、Opj<sup>K</sup> ー(( \subseteq W jk<sup>K</sup> ・ Opk<sup>K+1</sup> )の演算を行なっていくことにより、最終的に必要な出力値Ppj<sup>0</sup>が求められる。この場合も、第11図に示すような複数のマイクロブロセッサによる分散処理を実行することによりニューラルネットの並列性による高速化がはかれる。

なお、学習の過程においては基本的に第5図に 示す回路が必要になるが、学習結果を応用するだ けの場合、構成は非常に簡単化される。

第11日日はこの場合の基本回路構成である。 入力データは入力部12(例えば、A/D 変換器等を指す)を介して $Opj^{K}$ ード( $EWjk^{K}$ ・ $Opk^{K+1}$ )の減算を順次行なうことにより、出力データ $Opj^{0}$ を得る。結合の強さ $Wjl^{K}$ の格納 される係数メモリ14はROM、または当き替え可能なROMでもよい。

第12図は学習結果を応用する製品に対する製造時の学習システムの機略プロック図である。製品16は、結合の強さW川<sup>K</sup> を格納するROM17を内蔵する。18は学習装置であり、ROM17と学習装置18を合せたものは基本的には第5図の装置と同一であるが、ROM17へのW川<sup>K</sup>の書き込みが終了すると、製品16(ROM17)と学習装置18は分離される。なお、同一種類の各製品に対して、毎回学習させる必要はないので、ROM17をコピーして使用することも可能である。

なお、以上の説明において、BPモデルの学習とその結果の応用については、現在使われているノイマン望コンピュータによるシミュレーションにより実現してきた。これは主に学習においては、複雑なアルゴリズムが必要で、ハードウエアで自動的に各ニューロン間の接続の重みを自己組織化するのが非常に難かしいためである。しかしなが

(-BV - AVo) を放算するための回路であり、このため、絞り19の開放較り値 AVoが入力されている。

選択回路 2 7 の出力は選択された主要部の輝度 信号から山登りサーボ方式による焦点後出のため の演算を行なう演算回路 2 8 に供給される。演算 回路 2 8 の出力はドライバ 2 9 に供給され、ドラ イバ 2 9 はこれに基づいて、合無機構 2 0 a を駆 ら、結合の強さWIJがわかれば、学習結果を応用する機械に限定して考えると、図ー1に示す B P モデルをハードウエアで構成することができる。並列処理による高速化をはかったり、原価などと、協いの方法を採用しないと、は、第2図の各ユニットをインパータで構成し、結合の強さWIJを抵抗ネットワーク R IJに置き換えることで実現でき、これは、最近の L S 1 化の技術を使えば簡単に実現できる。次に、第1図を参照して、以上説明したニュー

動させ、撮影レンズ20の位置を移動する。このように、この実施例は、被写体全体ではなく、主 要部のみの輝度情報に基づいて、焦点検出する。 30はシーケンスコントローラである。

ニューロコンピューク25の基本プロック構成は第5図に示す通りでもよいが、ここでは、高速化をはかるため、第10図に示すような並列コンピュータにより学習を行なう。

ここで、説明の簡単化のために、光電変換素子は、第15回に示すように、4行7列に配置されているとする。

第16 図に被写体の具体例を示す。 (a) はポートレートであり、この場合は、目に無点を合わ

なお、ニューロコンピュータ25はある程度の学習を行なえば、学習時に入力されなかったパターンに対しても正しい出力を出すという優れた性質があり、被写体主要部の特定等の人間の感性によるところが大きく定式化の難しい間近解決にたいへん有効である。ニューロコンピュータの学習により、これまでノイマン型のコンピュータではプログラムできなかった膨大な種類の被写体パタ

例のプロック図、第2図は実施例に使われるニュ - ロコンピュータのモデルを示す図、第3図はネ ットワークを構成する各ユニットのモデルを示す 図、第4図はシグモイド関数を示す図、第5図は ニューロコンピュータのプロック図、第6図~第 9凶は第5凶のニューロコンピュータをノイマン 型コンピュータでシミュレーションした時のフロ - チャートであり、第6回は各ユニットの出力 O pjを求めるフローチャート、第7 図は誤差の後 向き伝播量のpjを求めるフローチャート、第8図 は結合の強さ係数Wjlを求めるフローチャート、 第9図は学習のレベル特定のためのフローチャー ト、第10図は並列処理システムのプロック図、 第11図は学習結果を応用する装置のプロック図、 第12図は学習結果を応用する装置を学習させる システムのプロック図、第13図は実施例の学習 システムのプロック図、第14図は実施例のネッ トワークを示す図、第15図は実施例の光電変換 業子の配置例を示す図、第16図(a)~(c) は学習させる彼写体の一例を示す凶である。

# (発明の効果)

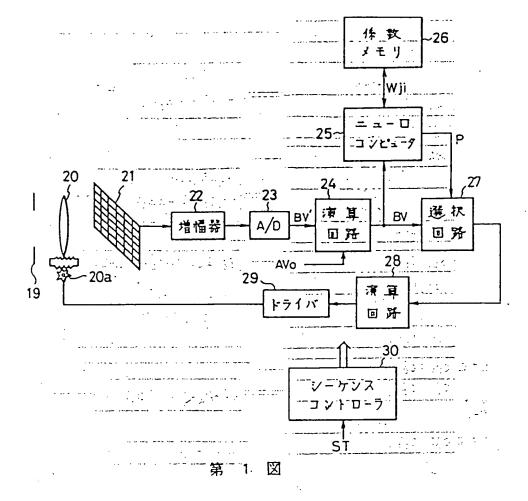
以上説明したようにこの発明によれば、多数のモデルパターンによって被写体の主要部を学習させることにより、あらゆる被写体パターンに対して意図した領域に自動的に合焦させることができる。

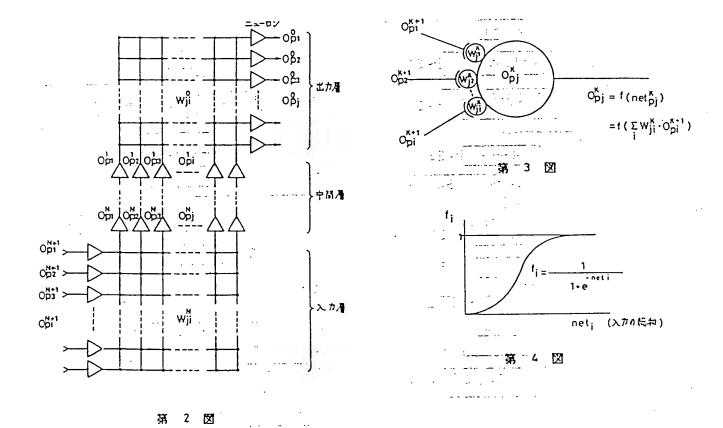
## 4. 図面の簡単な説明

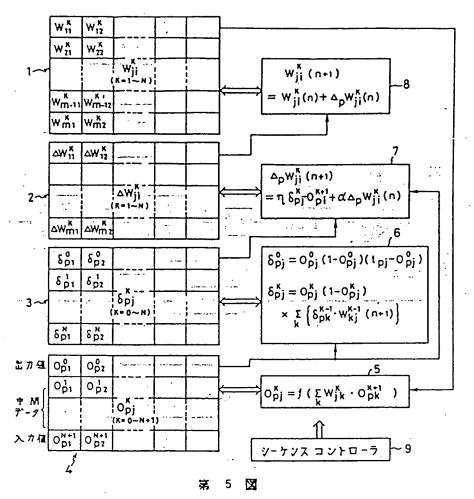
第1図はこの発明による焦点検出装置の一実施

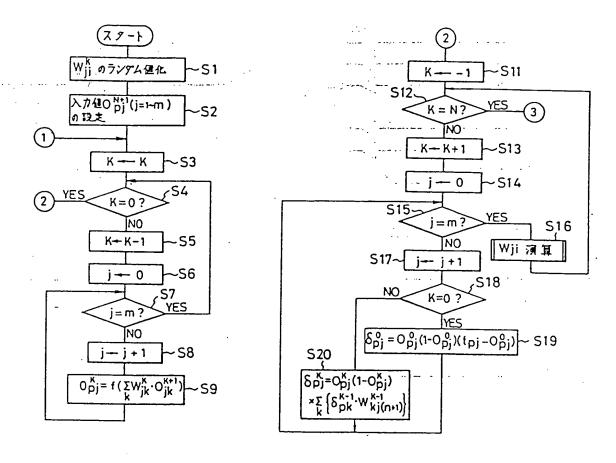
20 a … 合焦機構、21 … 受光部、24, 28 … 演算回路、25 … ニューロコンピュータ、 26 … 係数メモリ、27 … 選択回路。

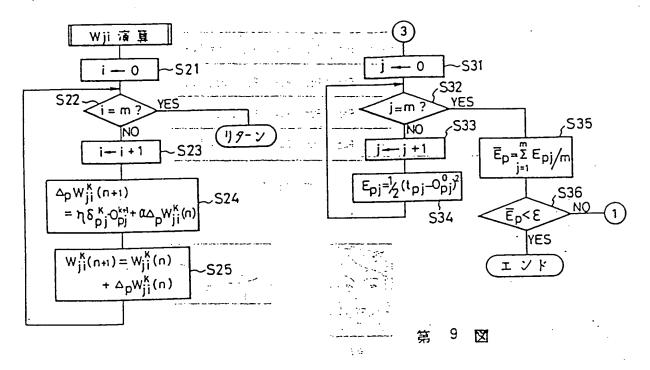
出版人代理人 弁理士 坪井 淳





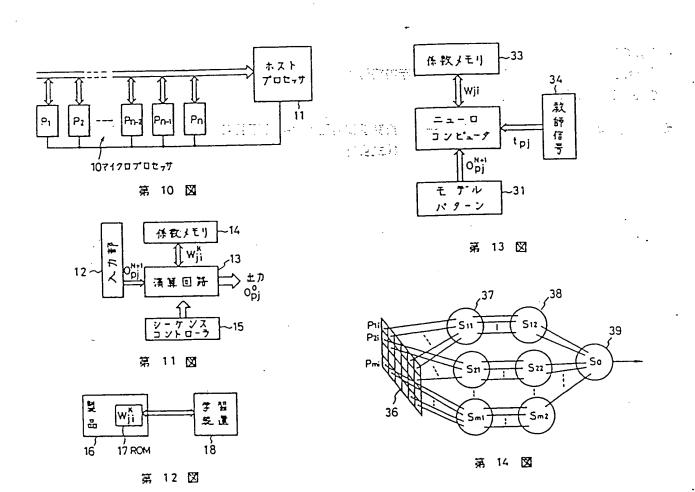






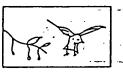
٥.

第 8 図

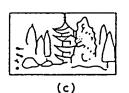


	Pn	Ptz	P13	P14	P15	P16	P17
-	Pzi"-	P22 -	P23	P <sub>24</sub>	P <sub>25</sub>	P <sub>26</sub>	P27
	P31	P32	Рзз	P34	P35	P36 -	P37
_	P41	P42	P43	P44	P45	P46	P47





(b)



第 16 図

第1頁の続き

Solnt. Cl. 5

識別記号 广内整理番号

G 03 B 13/36

東京都渋谷区幡ケ谷2丁目43番2号 オリンパス光学工業 株式会社内

i samera

手統補正告 6.-5

特許庁長官 吉 田 文 設 及

- 事件の表示
  特顧昭63-250466号
- 発明の名称
  焦点 検 出 装 置
- 3. 補正をする者 事件との関係 特許出願人 (037) オリンパス光学工業株式会社

1, 6, 5

6. 補正の対象 明 細 費

- 7. 粘正の内容
- (1) 明細書第4頁、第18行目に記載の「第2 図」を「第3図」と訂正する。
- (2) 明知書第6頁、第2行目~第3行目に記載 の「第3図」を「第4図」と訂正する。